

前言：

- 1、在win下开发hpm6750，使用世嘉的嵌入式开发工具，如果是基于1.11版本的hpmsdk包就要运行在8.24版本的ses上，这是别人验证过的，为了不出现问题还是按要求来。
- 2、下载set\_env包，可以一键生成配置工程。生成的工程可以经过SES打开编译，其他的按照野火的教程或官方的教程一步步来即可。 [https://github.com/hpmicro/sdk\\_env](https://github.com/hpmicro/sdk_env)
- 3、pin配置工具：类似于cubemx的一键式io配置， <https://tools.hpmicro.com/>
- 4、官方的一些软件工具发布地址： <https://gitee.com/hpmicro>
- 5、如果想搭建编译链直接编译的工程，需要在linux环境下

## 6、工程不要在中文路径下，编译会报错，实测

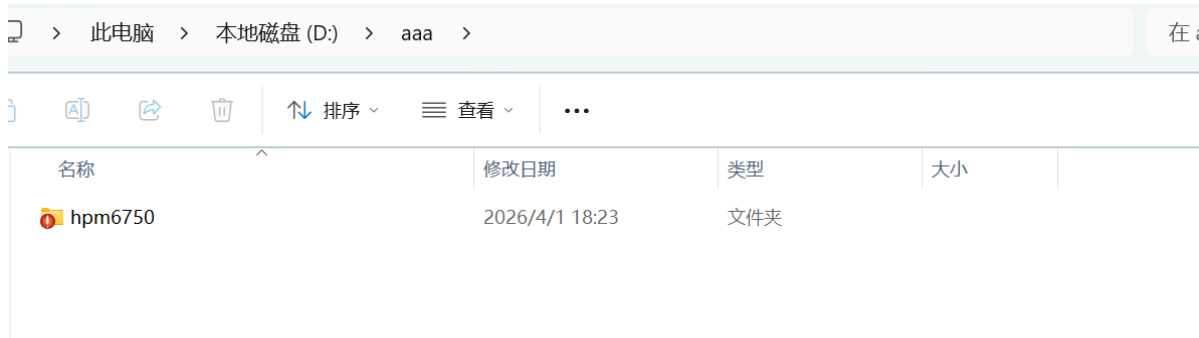
SES环境搭建：

- 0、安装SES软件（我放在D盘下了）

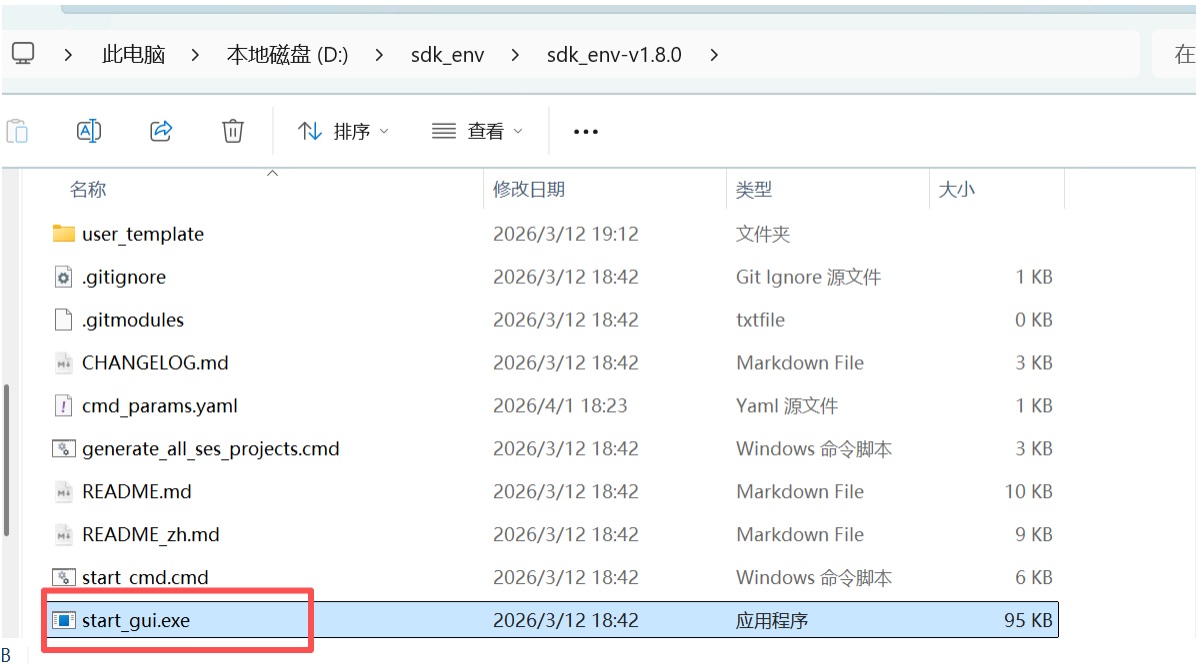
- 1、下载1.8版本的set env环境，地址[https://gitee.com/hpmicro/sdk\\_env/tree/v1.8.0/](https://gitee.com/hpmicro/sdk_env/tree/v1.8.0/)，放在D盘根目录下



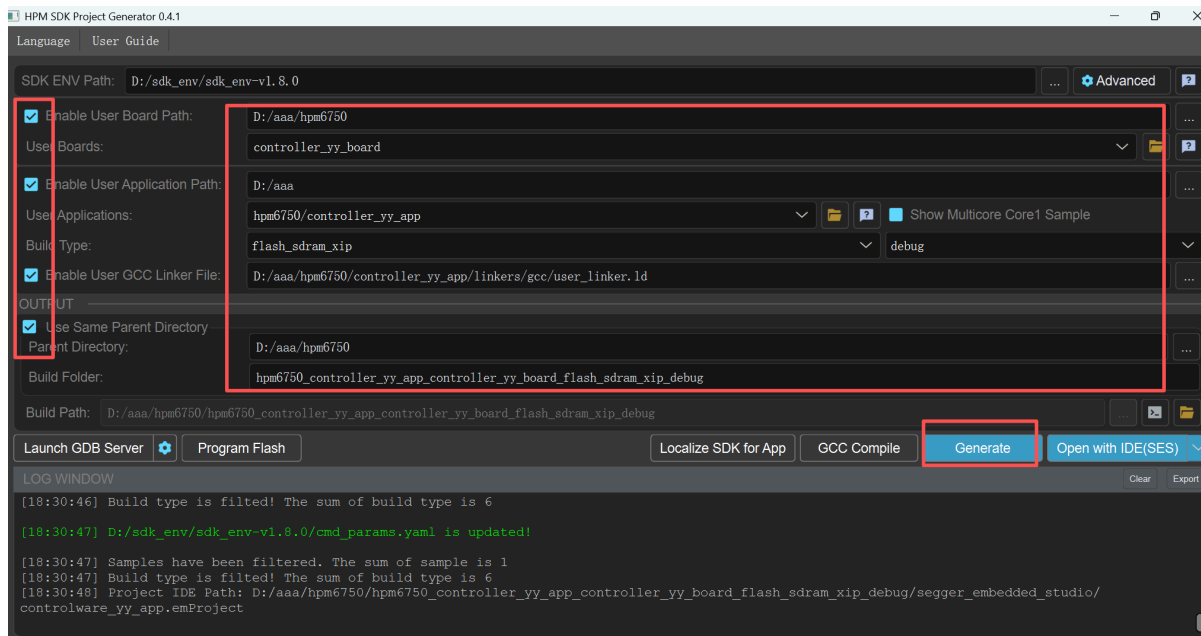
- 2、sdk\_env同磁盘下拉取工程，与sdk在同一个磁盘下



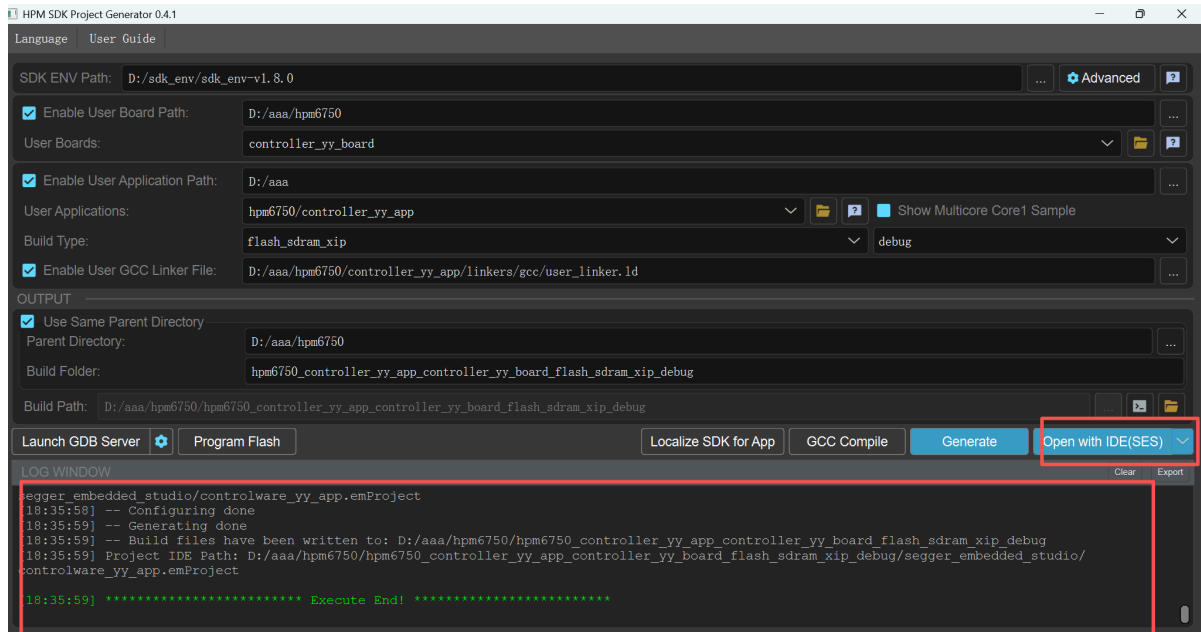
- 3、去sdk\_env下找到GUI工具



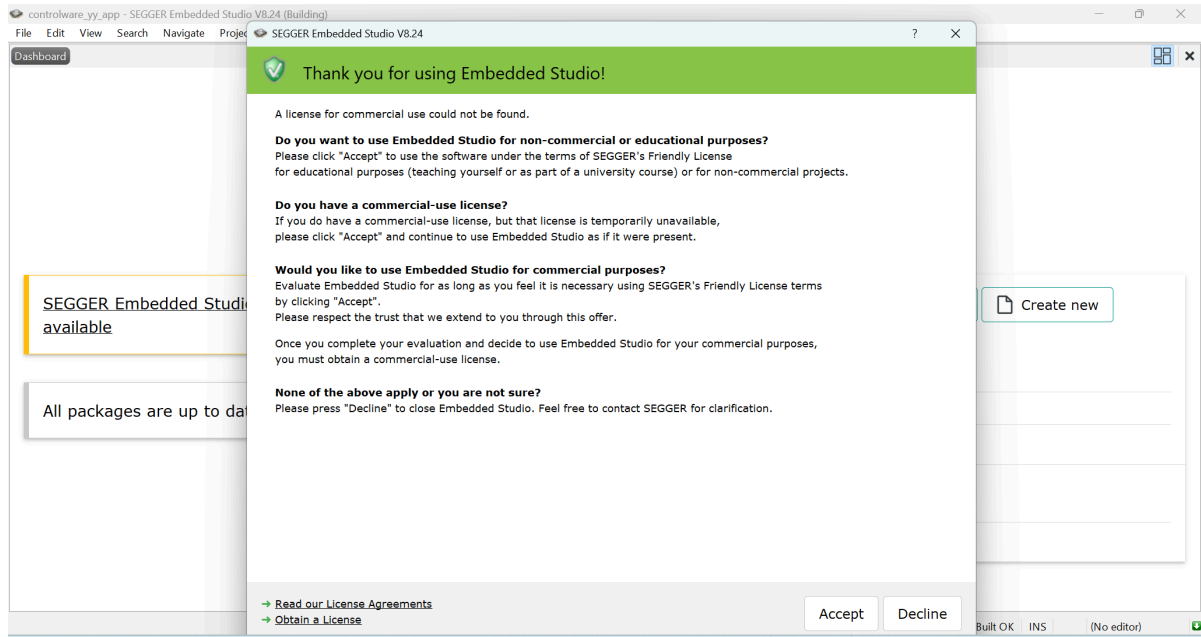
#### 4、打开GUI工具



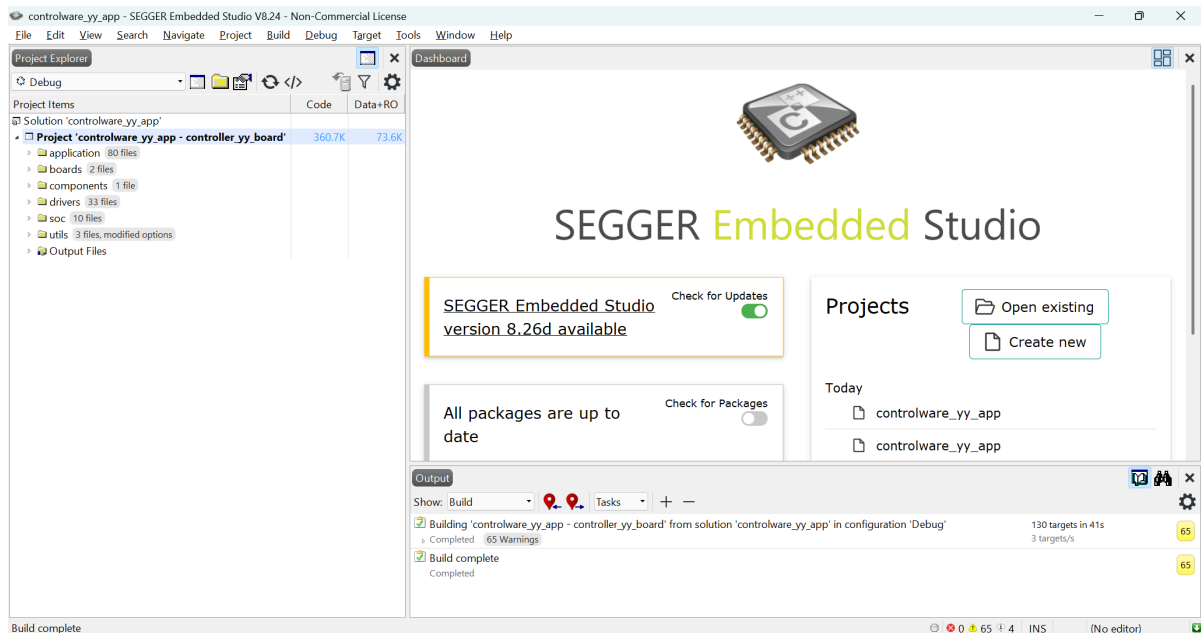
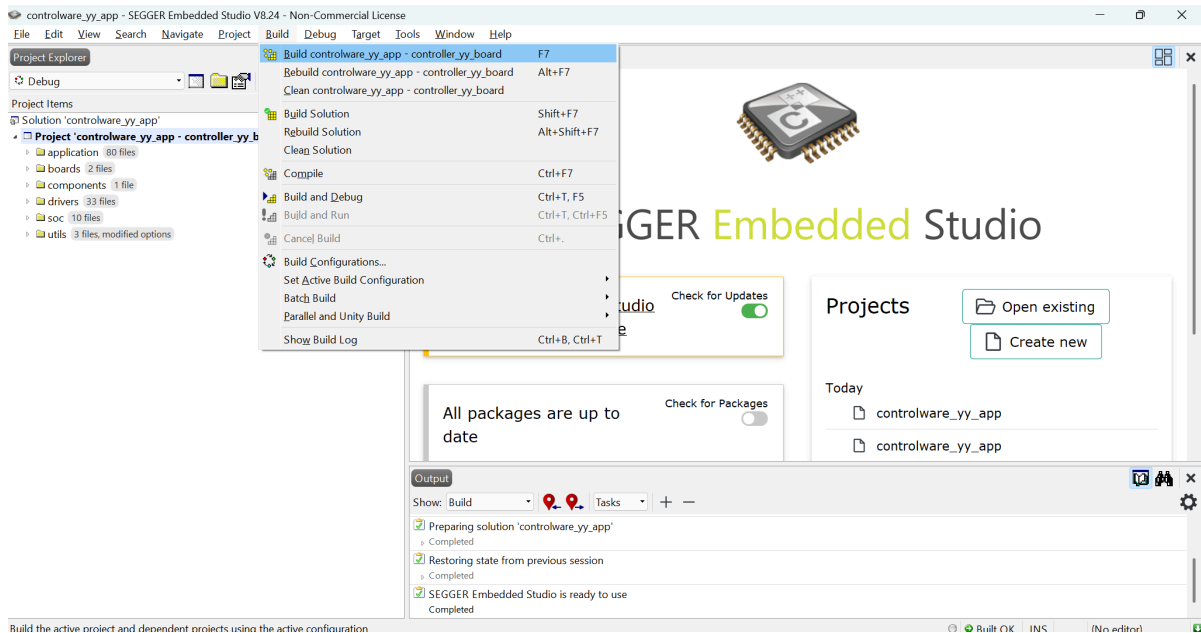
#### 5、点击创建，然后下方会显示日志，创建成功后可直接打开工程



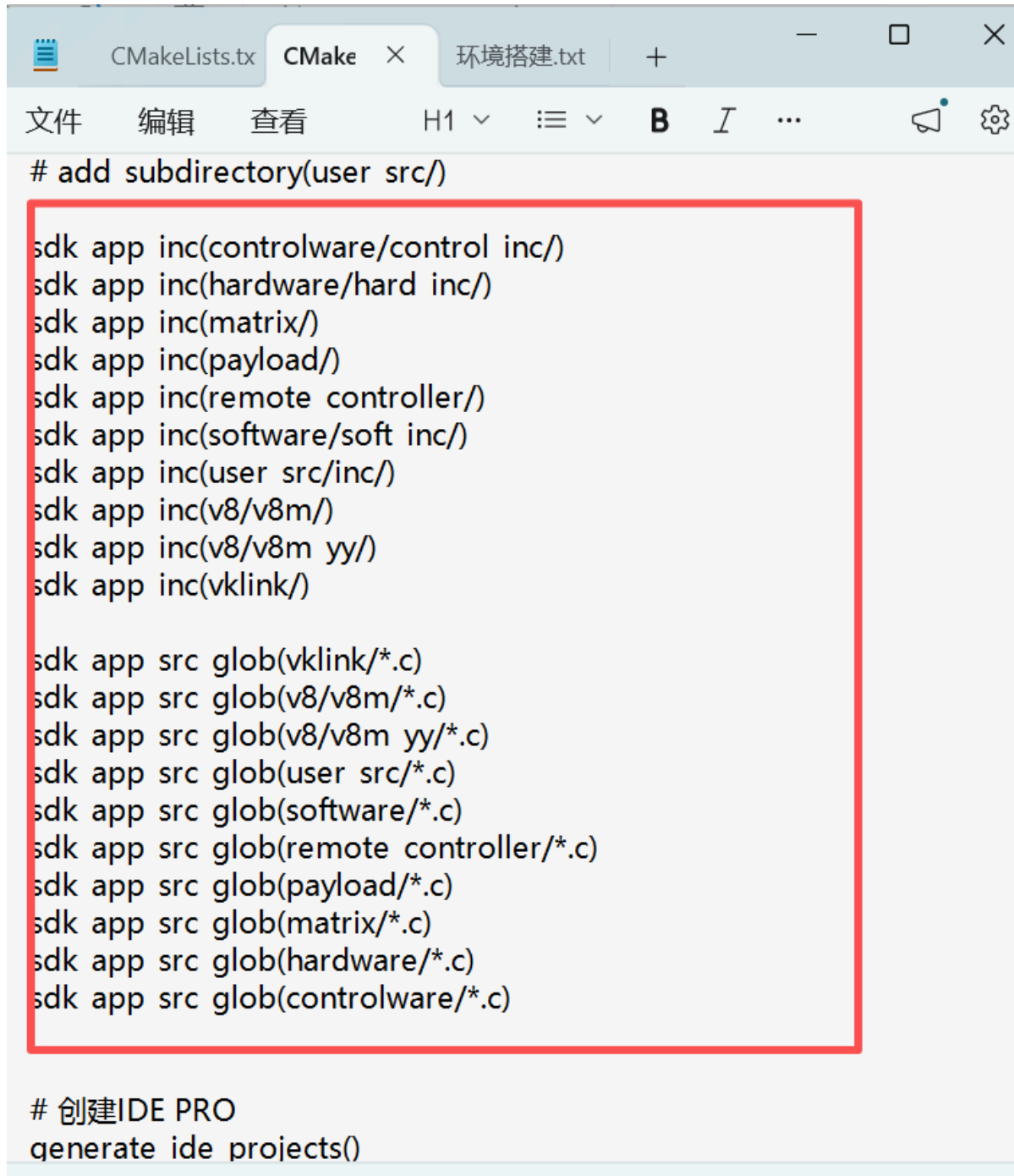
打开工程，编译工程，这里使用的是debug模式，跟优化等级相关。



不授权每次进入都要点击接收



6、修改工程Cmakelist后通过set\_env gui配置工具进行对应的工程再创建，如何构建自己的开发板操作见官方的README\_zh文件，为了不扩大整个项目的大小，我没有把sdk包本地话用到多少就粘贴多少到app文件夹内，并修改cmakelist文件。



```
# add subdirectory(user src/)

sdk app inc(controlware/control inc/)
sdk app inc(hardware/hard inc/)
sdk app inc(matrix/)
sdk app inc(payload/)
sdk app inc(remote controller/)
sdk app inc(software/soft inc/)
sdk app inc(user src/inc/)
sdk app inc(v8/v8m/)
sdk app inc(v8/v8m yy/)
sdk app inc(vklink/)

sdk app src glob(vklink/*.c)
sdk app src glob(v8/v8m/*.c)
sdk app src glob(v8/v8m yy/*.c)
sdk app src glob(user src/*.c)
sdk app src glob(software/*.c)
sdk app src glob(remote controller/*.c)
sdk app src glob(payload/*.c)
sdk app src glob(matrix/*.c)
sdk app src glob(hardware/*.c)
sdk app src glob(controlware/*.c)

# 创建IDE PRO
generate ide projects()
```

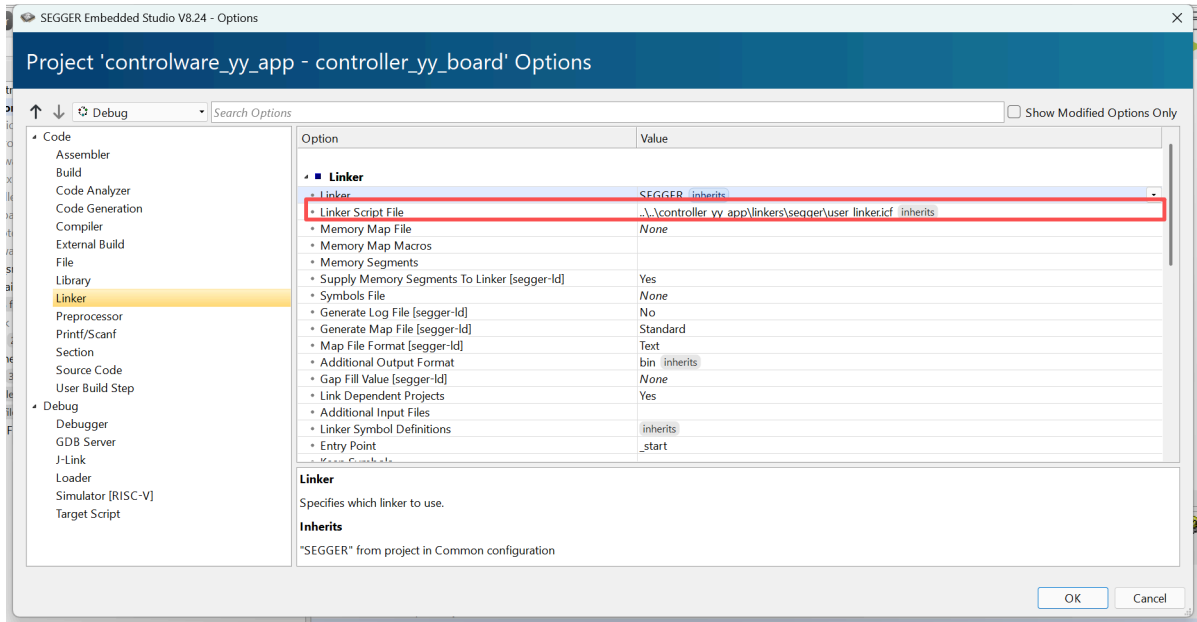
7、关键点：外部flash、sdr大小，是否启用sdr要区分不同的链接文件

本模板基于sdk1.8开发。使用的是野火的32+32M的配置，通过修改yaml文件里的参数可以设置，且生成的工程不需要再去手动修改仿真配置。这个修改了，后面板子的cfg也需要对应更新，现在已知2款官方开发板evkmini是8Mflash+16M SDRAM的配置，evk2是32M+32M的cfg配置，实际开发板只装了16+32。icf里的大小是根据宏定义来的，不需要修改链接文件，会自动更新，如果想快速验证使用自带的文件即可，自带的是8M FLASH+16M SDRAM的配置，就是evkmini的那个，即使你的板载配置大于8+16；如果不使用外置sdr，请去对应修改cfg文件，类似于，以下没有验证过



```
D:/sdk_env/sdk_env-v1.8.0/tools/openocd/openocd.exe -f
$(ProjectDir)/../../../../../../../../sdk_env/sdk_env-
v1.8.0/hpm_sdk/boards/openocd/probes/cmsis_dap.cfg -f
$(ProjectDir)/../../../../../../../../sdk_env/sdk_env-
v1.8.0/hpm_sdk/boards/openocd/soc/hpm6750-dual-core.cfg -f
D:/hpm6750_pro/hpm6750/controller_yy_board/controller_yy_board.cfg
```

无论你路径改的哪，这几个文件一定要有，决定了你是否能够仿真烧录成功，最关键的也就是最后一个cfg，根据自己的板子去裁剪，高配能适应低配，也就是你板载32+32，你可以用8+16的配置，但是你不能低配去适应高配，还有那个链接文件也要对应的上。



10、仿真进不去？板子的cfg文件必然有问题，里面涉及了好多上电初始化的东西，特别是跟sdrn和flash相关的内容，如果是16/32+32就用evk2的cfg，如果是8+16就用evkmini的cfg

board的cfg文件是让仿真器上电就把硬件环境“准备好”，以便进行代码下载和调试，类似于jlink等的映像文件flm

烧录算法，上电先把操作flash和时钟的函数加载到ram里面。

硬件断点好像只支持2个

11、编译不能有中文路径